

Direct Attach Twinax кабель SFP+ QSFP+-40G-DA-XX

Особенности

- Поддержка скоростей передачи данных до 40 Гбит/с
- Четыре независимых дуплексных канала со скоростями 10, 5, 2.5 Гбит/с
- Поддержка функции «Горячая Замена»
- Напряжение питания 3,3 В
- Низкое энергопотребление <2 Вт
- Низкий уровень перекрестных помех
- Соответствие рекомендации Multisource Agreement (MSA)
- Рабочая температура от -40°C до +85°C
- Удовлетворяет требованиям RoHS6

Область применения

- Сети хранения данных (SAN/NAS)
- Объединение оборудования в стэк
- другие приложения

Общая информация

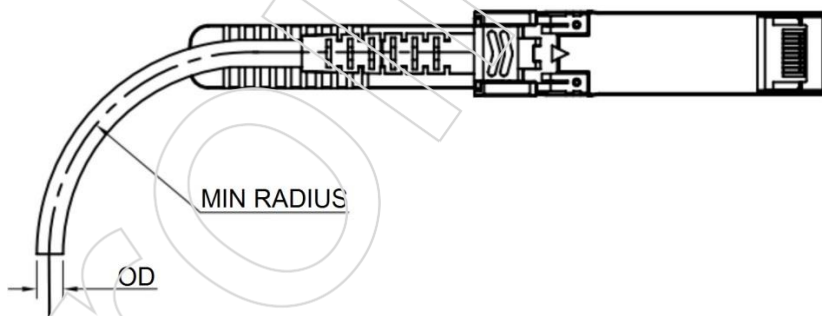
Артикул	Скорость передачи	Длина	AWG	Тип кабеля	Рабочая температура, °C
QSFP+-40G-DA-0.5	до 40 Гбит/с	0.5 м	30	Пассивный	-40 ~ +85
QSFP+-40G-DA-1	до 40 Гбит/с	1м	30	Пассивный	-40 ~ +85
QSFP+-40G-DA-2	до 40 Гбит/с	2м	30	Пассивный	-40 ~ +85
QSFP+-40G-DA-3	до 40 Гбит/с	3м	28	Пассивный	-40 ~ +85
QSFP+-40G-DA-4	до 40 Гбит/с	4м	28	Пассивный	-40 ~ +85
QSFP+-40G-DA-5	до 40 Гбит/с	5м	28	Пассивный	-40 ~ +85
QSFP+-40G-DA-5	до 40 Гбит/с	7м	28	Пассивный	-40 ~ +85

Основные характеристики

Параметр	Обозначение	Мин	Норм	Макс	Ед. изм
Предельное напряжение питания	V_{cc}	-0.3	3.3	3.6	В
Температура хранения	T_s	-40		+125	°С

Рекомендованные условия эксплуатации

Параметр	Обозначение	Мин	Норм	Макс	Ед. изм
Рабочая температура	T_p	-40		+85	°С
Относительная влажность воздуха	RS			85	%
Напряжение питания	V_{cc3}	3.14	3.3	3.47	В
Ток питания	I_{cc3}	750			мА
Потребляемая мощность	P			2.0	Вт

Физические характеристики


Параметр	Обозначение	30 AWG	28AWG	Ед. изм
Диаметр кабеля	OD	4.5	5.5	мм
Минимальный радиус изгиба	MIN RADIUS	25	30	мм

Схема контактной платы



Верхняя часть. Вид сверху.

Нижняя часть. Вид снизу.

№	Логический сигнал	Обозначение контакта	Название / Описание	Прим.
1		GND	Заземление	1
2	CML-I	Tx2n	Инв. вход передатчика DATA	
3	CML-I	Tx2p	Вход передатчика DATA	
4		GND	Заземление	1
5	CML-I	Tx4n	Инв. вход передатчика DATA	
6	CML-I	Tx4p	Вход передатчика DATA	
7		GND	Заземление	1
8	LV-TTL-I	ModSelL	Выбор модуля	
9	LV-TTL-I	ResetL	Перезагрузка модуля	
10		Vcc Rx	Питание приемника 3,3В	2
11	LVC MOS-I/O	SCL	Последовательный интерфейс синхронизации	
12	LVC MOS-I/O	SDA	Последовательный интерфейс данных	
13		GND	Заземление	
14	CML-O	Rx3p	Выход приемника DATA	
15	CMLO	Rx3n	Инв. выход приемника DATA	
16		GND	Заземление	1
17	CMLO	Rx1p	Выход приемника DATA	
18	CMLO	Rx1n	Инв. выход приемника DATA	
19		GND	Заземление	1
20		GND	Заземление	1
21	CMLO	Rx2n	Выход приемника DATA	
22	CMLO	Rx2p	Инв. выход приемника DATA	
23		GND	Заземление	1
24	CMLO	Rx4n	Выход приемника DATA	1

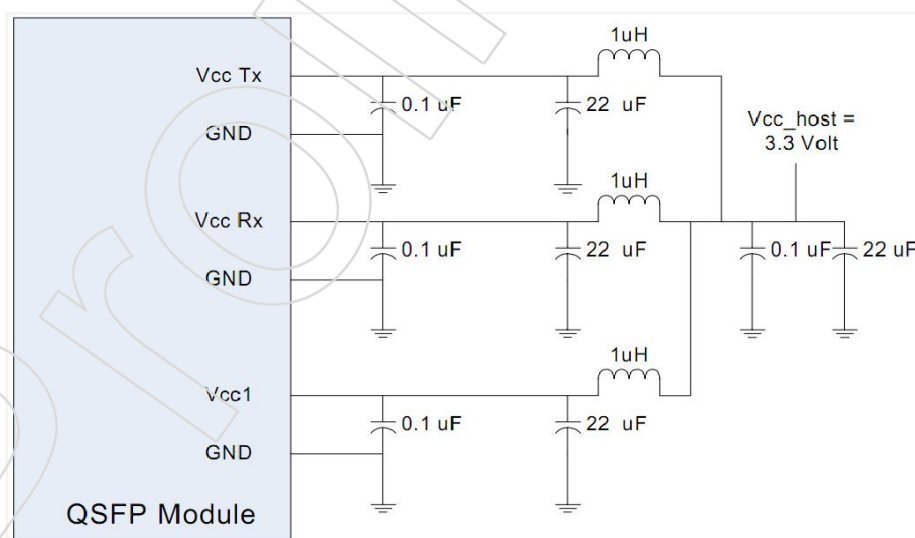
25	CMLO	Rx4p	Инв. выход приемника DATA	
26		GND	Заземление	1
27	LVTTL0	ModPrsl	Наличие модуля	
28	LVTTL0	IntL	Прерывание	
29		Vcc Tx	Питание передатчика 3,3В	2
30		Vcc1	Питание 3,3В	2
31	LVTTL1	LPMODE	Режим энергосбережения	
32		GND	Заземление	1
33	CML1	Tx3p	Вход передатчика DATA	
34	CML1	Tx3n	Инв. вход передатчика DATA	
35		GND	Заземление	1
36	CML1	Tx1p	Вход передатчика DATA	
37	CML1	Tx1n	Инв. вход передатчика DATA	
38		GND	Заземление	1

Примечание:

- Заземление GND — общий контакт для питания и для сигнального заземления
- Vcc Rx, Vcc1 и Vcc Tx должны быть подключены параллельно. Рекомендованная хост-плата фильтрации питания показана ниже. Vcc Rx, Vcc1 и Vcc Tx могут быть соединены внутри QSFP-трансивера в любых комбинациях. Коннекторы рассчитаны на максимальный ток 500 мА.

Пример рекомендованной хост-платы фильтрации питания

Принципиальная схема для подключения питания QSFP-трансивера представлена ниже. Рекомендуется использовать 38-контактный прямоугольный разъем IPASS (например: Тусо PN: 1761987-9) и корпус QSFP (например: Тусо PN: 1888617-1).



Габаритные размеры

